

A:		
Access time	:	Eriřim Zamanı
Active High	:	Aktif Yüksek
Active Low	:	Aktif Düşük
Address	:	Adres
Address Bus	:	Adres Yolu
Address Decoding	:	Adres Kod Çözümü
ALE	:	Adres Latch Enable
Architecture	:	Mimari
Assembly, complie	:	Derleme
Assembler, complier	:	Derleyici

B:		
Baud Rate	:	
BCD	:	Binary Coded Decimal
Bidirectional	:	2 Yönlü
Bill Of Material, BOM	:	Malzeme Listesi
Binary	:	İkili
Boolean Processing	:	Lojik Operasyonlar
Branch Preduction	:	Dallanma Tahmini
Buffer	:	
Bus	:	Yol
Bus cycle	:	Yol Çevrimi

C		
Cache	:	Ön Hafıza
Central Processing Unit, CPU:		Merkezi İşlem Birimi
Check Sum	:	
Chip	:	Tüm-Devre
CISC	:	Complexed Instruction Set Code
Clock	:	Saat
Column Decoder	:	Sütün Kod Çözücü
Common ANOT	:	Ortak Anotlu
Common Bus	:	Ortak Yol
Common I/O	:	Ortak Giriş/Çıkış
Common KATOT	:	Ortak Katotlu
Complement	:	Tümleyen
Control Bus	:	Kontrol Yolu
Control Word	:	Kontrol Kelimesi
Core	:	Çekirdek
Count	:	Sayma
Counter	:	Sayıcı

D		
Duplex	:	Alıcı + Verici Çalışma
Debouching	:	
DMA	:	Direct Memory Access
Data-Bus	:	Data Veri Yolu
Data Flow	:	Veri Akışı
Data Processing	:	Veri İşleme
Data Acquisition	:	Veri Toplama
Data Bus	:	Veri Yolu
Disabled	:	Pasiflendiğinde
Decoder	:	Kod Çözücü
Digit	:	Hane
Destination	:	Hedef
Data	:	Veri
Development Kit	:	Geliştirme
E		
Edge	:	Kenar
Edge triggered	:	Kenar Tetiklemeli
Embedded	:	İçinde
Enable	:	Aktifleme
Execute	:	Komut Yürütme
Execution	:	Yürütme
EPROM	:	Electrical Programmable ROM
Enabled	:	Aktiflendiğinde
Evolution Kit	:	Değerlendirme
F		
Fetch	:	Komut Okuma
Full Decoding	:	Tam Kod Çözücü
Full-Duplex	:	Aynı anda veriyi alıp vermek (Telefon)
Floating-Point Unit, FPU	:	Kayan-Nokta Birimi
Factory-masked	:	Fabrika Maskeli
Falling Edge	:	Düşen Kenar
Flag	:	Bayrak
G		
Gate	:	Kapı
H		
Half-Duplex	:	Tek tek alıp verme (Telsiz)
Hand Shake	:	El sıkışma
I		
Instruction	:	Komut
Instruction set	:	Komut Kümesi
Instruction Register, IE	:	Komut Saklayıcısı
Instruction Queue	:	Komut Sırası
Interrupt	:	Kesme
Interrupt Service Routine	:	Kesme Hizmet Programı
Interrupt Request	:	Kesme İsteği

In-circuit Emulator	:	Devre içi deneme
Input	:	Giriş
Interface	:	Arabirim
J		
K		
L		
Level	:	Seviye
Level Triggered	:	Seviye Tetiklemeli
Logical Word	:	Lojik Kelime
Linear Address	:	Doğrusal Adres
Linear Selection	:	Doğrusal Seçimli
Location	:	Yer
Look-up Table	:	Bakma Tablosu
M		
Machine Cycle	:	Makine Çevrimi
Microcontroller	:	Mikrodenetleyici
Microprocessor	:	Mikroişlemci
Memory	:	Hafıza
Memory Adress Space	:	Hafıza Adres Alanı
Memory Array	:	Hafıza Dizisi
Memory Map	:	Hafıza Haritası
Memory Cell	:	Hafıza Hücresi
Memory Decoder	:	Hafıza Kod Çözücü
Memory Managment	:	Hafıza Yönetimi
Multi-user/Multi-tasking	:	Çok kullanıcı/Çok görevli
Mask-ROM	:	Üretilen firma tarafından üzerine kazınıp değiştirilemeyen hafıza
Mirror Communication	:	
Multiplexed	:	Çoktan seçici
N		
Negative Transition	:	Negatif Geçiş
Negative Clock Pulse	:	Negatif Saat Darbesi
O		
On-Chip	:	Tüm-Devre Üzeri
Overflow	:	
OTP	:	One Time Programmable
Operation Code-Opcode	:	İşlem Kodu
Opeand	:	İşlem Verisi
Output	:	Çıkış
Output device	:	Çıkış cihazı
Output data bus	:	Çıkış veri yolu
P		
PPM	:	Pulse Per Minute
Program Status Word, PSW	:	
Priority	:	Öncelik
Parity Bit	:	

Passenger Information System:

PROM	:	Programmable Read Only Memory
Pin	:	Uç
Positive Transition	:	Pozitif Geçiş
Positive Clock Pulse	:	Pozitif Saat Darbesi
Protected Mode	:	Korumalı Mod
Program Development Environment:	:	Program Geliştirme Ortamı
Paging	:	Sayfalama
Partial Decoding	:	Kısmi Kod Çözümü
Processor	:	İşlemci
Pointer	:	İşaretçi
Pipelined	:	İşhatlı
R	:	
Recoverability	:	
Relocatable	:	Tekrar Yerleştirilebilir
RISC	:	Reduced Instruction Set Code
Rising Edge	:	Yükselen Kenar
Read	:	Okuma
Random Access	:	Rasgele Erişimli
Register Set Bank	:	Saklayıcı Kümesi
Read Only Memory, ROM	:	Salt Okunabilir Hafıza
Row Decoder	:	Satır Kod Çözücü
Register	:	Saklayıcı
Real-Mode	:	Gerçek mod
Real-Time	:	Gerçek Zaman
Reset	:	0'la
S	:	
Stack	:	Yığın
Slot	:	Yuva
SAR	:	Hızlı Dönüşüm
Stack Pointer-SP	:	Yığın İşaretçisi
System Bus	:	Sistem Yolu
Shift	:	Öteleme
Source	:	Kaynak
Source File	:	Kaynak Dosya
Set	:	1'le
Simulation	:	Benzetim
Subroutine	:	Altprogram
Successive Approximation	:	Ardışıl Yaklaşım
State	:	Durum
Synchronization	:	Eşzamanlama
T	:	
Timing	:	Zamanlama
Timer	:	Zamanlayıcı
Transmit	:	
Transparent	:	Saydam

Trigger	:	Tetikleme
Two-level Decoding	:	2 Seviyeli Kod Çözücü
U		
UART	:	Universal Asenkron Reciver Transmitter
USART	:	Universal Senkron Asenkron Reciver Transmitter
Unidirectional	:	Tek Yönlü
V		
Virtual	:	Görüntü
Virtual Memory	:	Görüntü Hafıza
W		
Write	:	Yazma
Word	:	Kelime
Word Length	:	Kelime Uzunluğu
Wait State	:	Bekleme Durumu Y
Z		
8-bit	:	Byte
1 wire communication	:	
$\Sigma\Delta$:	Hassasiyetli Örnek Alma

